|  |  |  |
| --- | --- | --- |
| **X1** | **X2** | **Output t=1.0** |
| **0.5** | **0.5** | **1** |
| **0.5** | **0** | **0.5** |
| **0** | **0.5** | **0.5** |
| **0** | **0** | **0** |

Figuur 2.5 is een AND-poort, omdat de neuron alleen een output geeft als beide X’en input geven.

**B.**

|  |  |  |
| --- | --- | --- |
| **X1** | **X2** | **Output t=0.5** |
| **0.5** | **0.5** | **1** |
| **0.5** | **0** | **0.5** |
| **0** | **0.5** | **0.5** |
| **0** | **0** | **0** |

**Figuur 2.6 is een OR-poort, omdat de neuron een output geeft zolang een van de X’en een input geeft.**

**C.**

|  |  |
| --- | --- |
| **X1** | **Output t=-0.5** |
| **-1.0** | **-1.0** |
| **0** | **0** |

**Figuur 2.7 is een invert-gate. Als x1 geen input geeft is de totale input hogere dan de t, en als x1 een wel input geeft is de totale input lager dan t en geeft die dus geen output.**